

製造イノベーション・ソリューション 実践事例紹介セミナー

ご案内

多くの製造業では競争力強化を目指し、様々な改善活動に取り組んでおられます。日本総合研究所では、TOC (Theory Of Constraints; 制約条件理論) に基づく生産革新を始めとした様々なソリューションを取り揃え、それらの改善活動を支援して参りました。

当セミナーでは、第1部でTOC生産革新ソリューションによるリードタイム短縮、在庫削減、能力向上のメカニズムと事例を紹介いたします。

第2部では、製品の開発からアフターサービスにいたる製品ライフサイクル全体の品質マネジメント手法を紹介いたします。

第3部では、使い古されたコストダウン手法というイメージのVE(ヴァリューエンジニアリング)について、その視点を再確認し、競争力強化につながる手法として、実務的な事例を交えて簡易に説明いたします。

開催概要

9月 29日 (金)	東京	会場：日本ヒューレット・パッカード株式会社 市ヶ谷事業所 詳細・申込URL: http://www1.jpn.hp.com/events/seminars/oss/0609/15.html
10月 20日 (金)	大阪	会場：日本ヒューレット・パッカード株式会社 西日本支店 詳細・申込URL: http://www1.jpn.hp.com/events/seminars/oss/0610/10.html

対象者： 製造業(生産計画・管理 / 生産技術 / 経営企画 / 設計・開発)
主催： 日本ヒューレット・パッカード株式会社
共催： 株式会社日本総合研究所

スケジュール

14:00 ~ 15:20	TOC(制約条件理論)による生産革新の概要 株式会社日本総合研究所 研究事業本部 主任研究員 松崎健一 (9/29 東京) 研究事業本部 上席主任研究員 久道雅基 (10/20 大阪)
15:20 ~ 15:30	休憩
15:30 ~ 16:30	品質マネジメント再考 株式会社日本総合研究所 研究事業本部 主任研究員 田中克文
16:30 ~ 16:40	休憩
16:40 ~ 17:40	VE(ヴァリューエンジニアリング)再訪問 株式会社日本総合研究所 研究事業本部 上席主任研究員 柴田隆夫
17:40 ~ 18:00	質疑応答